

ARSITEKTUR KOMPUTER - 869

SKS: 2.62 | Kelas: 17.2A.14

Dosen: 201003981 - FPO

Berita Acara Pengajaran

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
3	EL2-E5	2026-04-20 07:30-10:00 Masuk: 07:31:48 - 09:45:06	1. Internal Memori 2. Memori utama semi Konduktor 3. Cache Memori 4. Organisasi DRAM 5. External Memori 6. Disk Magnetik 7. Flopy Disk 8. Disk-disk IDE & SCSI 9. RAID 10. CD-ROM 11. CD-Rewritable 12. DVD-ROM Arsitektur Komputer	KP Pertemuan ke 3 . 1. Internal Memori 2. Memori utama semiKonduktor 3. Cache Memori 4. Organisasi DRAM	Memenuhi
4	EL1-E5	2026-04-24 07:30-10:00 Masuk: 07:31:15 - 09:46:47	Lanjutan 6. Disk Magnetik 7. Flopy Disk 8. Disk-disk IDE & SCSI 9. RAID 10. CD-ROM 11. CD-Rewritable 12. DVD-ROM Arsitektur Komputer	Lanjutan materi External Memori 1. Disk Magnetik 2. Flopy Disk 3. Disk-disk IDE & SCSI 4. RAID 5. CD-ROM 6. CD-Rewritable 7. DVD-ROM	Memenuhi
5	EL1-E5	2026-04-27 11:00-13:30 Masuk: 11:02:19 tidak absen keluar	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	KP Pertemuan ke 5 Materi 1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output	Memenuhi
6	EL1-E5	2026-05-04 07:30-10:00 Masuk: 07:31:14 - 09:48:34	1 Interrupt driven I/O, 2. DMA, 3, Saluran I/O, 4 Saluran Processor, 5 . Interface eksternal	KP Pertemuan ke 6 1 Interrupt driven I/O, 2. DMA, 3, Saluran I/O, 4 Saluran Processor, 5 . Interface eksternal	Memenuhi
7	EL1-E5	2026-05-08 07:30-10:00 Masuk: 07:32:08 09:49:14	Review Materi, latihan soal	KP Pertemuan ke 7 Review Materi, latihan soal	Memenuhi
8	EL1-E5	2026-05-22 07:30-10:00 Masuk:	UTS	UTS	Memenuhi

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
		07:32:08 09:45:30			
9	EL1-E5	2026-06-05 07:30-10:00 Masuk: 07:34:39 09:45:03	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O	Memenuhi
10	EL1-E5	2026-06-08 07:30-10:00 Masuk: 07:34:24 - 09:49:13	1. Lanjutan Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	KP Pertemuan ke 10. 1. Lanjutan Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	Memenuhi
11	EL1-E5	2026-06-12 07:30-10:00 Masuk: 07:33:10 - 09:50:21	1. Central Processing Unit 2. Arithmatika Logic Unit (ALU) 3. Representasi Integer 4. Representasi Floating Point Aritatika Floating Point Arsitektur Komputer	1. Struktur dan Fungsi CPU 2. Organisasi Processor 3. Organisasi Register 4. Siklus Instruksi 1. Register-register Processor Pentium	Memenuhi
12	EL1-E5	2026-06-19 07:30-10:00 Masuk: 07:34:25 - 09:45:07	1. Set Instruksi 2. Pengalamatan 1. Format-format Instruksi Arsitektur Komputer	1. Set Instruksi 2. Pengalamatan 1. Format-format Instruksi Arsitektur Komputer	Memenuhi
13	EL1-E5	2026-06-26 07:30-10:00 Masuk: 07:32:44 - 09:46:13	1. Struktur dan Fungsi CPU 2. Organisasi Processor 3. Organisasi Register 4. Siklus Instruksi 1. Register-register Processor Pentium Arsitektur Komputer	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik-Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Instruction set	Memenuhi
14	EL1-E5	2026-07-03 07:30-10:00 Masuk: 07:34:21 - 09:46:11	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik-Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Instruction set Arsitektur Komputer	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik-Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Instruction set Arsitektur Komputer	Memenuhi
15	EL1-E5	2026-07-10 07:30-10:00 Masuk:	Lanjutan Mikro operasi: 1. Fetch cycle, 2. Indirect cycle, 3. Interrupt	Mikro operasi: 1. Fetch cycle, 2. Indirect cycle, 3. Interrupt cycle, 4. Execute cycle, 5. Instruction cycl	Memenuhi

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
		07:33:24 - 09:45:16	cycle, 4. Execute cycle, 5. Instruction cycl		
16	EL1- E5	2026-07-17 07:30-10:00 Masuk: 07:31:12 - 09:49:30	UAS	UAS	Memenuhi

Presensi Kehadiran

[illegible]

#	Nim	Nama	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	Total
15	17250718	MUHAMMAD IBNU RAFFI	1	1	1	0	1	0	0	1	0	1	1	0	1	1	1	1	11
Total Kehadiran Harian			14	14	13	13	13	13	12	15	13	14	12	12	13	13	13	13	-

Penilaian

#	Nim	Nama	Presensi	Tugas	UTS	UAS	Grade Akhir
1	17250382	RAFIQMAHARA	82	100	68	0	D
2	17250465	YUSUF NARCI AHMAD	55	100	68	82	B
3	17250627	HAMZAH FARAJ	100	100	54	56	B
4	17250632	MUHAMAD FAJRI TAUFIQURRAHMAN	100	100	84	88	A
5	17250633	KEN AYU KUSUMA DEWI MAHARANI	100	100	84	94	A
6	17250638	ARRSYIELLA ARRAYA MAULANA	91	100	74	72	A
7	17250639	ARRSYA MALIKA MAULANA	100	100	84	76	A
8	17250640	RIDHO DWI WAROKA	100	100	72	86	A
9	17250642	KEISYA ANGGITA PUTRI	100	100	82	86	A
10	17250646	RACHMA ALIA	100	100	84	76	A
11	17250678	RANGGA SUDZAKWAN	18	100	0	0	E

#	Nim	Nama	Presensi	Tugas	UTS	UAS	Grade Akhir
12	17250689	SAHSYA MEILANI PUTRI	100	100	82	74	A
13	17250690	SULHAH	100	100	78	88	A
14	17250697	MUHAMMAD KHADAFFI HABIBULLOH	100	100	82	80	A
15	17250718	MUHAMMAD IBNU RAFFI	55	100	84	80	A