

ARSITEKTUR KOMPUTER - 869

SKS: 3 | Kelas: 17.4A.21

Dosen: 201504144 - NFH

Berita Acara Pengajaran

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
1	EN1-K6	2026-03-30 11:40-14:10 Masuk: 11:42:39 - 13:55:23	1. Pengenalan Arsitektur 2. Pengertian Organisasi dan Arsitektur Komputer. 3. Evolusi Komputer 4. Perancangan & Kinerja 1. Evolusi Pentium Arsitektur Komputer	Bukti pengajaran pertemuan 1 Matakuliah Arsitektur Komputer 17.4A.21 Materi Pertemuan 1 NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 30 Maret 2026 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 15 mhs Jumlah Hadir : 15 mhs Pertemuan 1 (menggunakan zoom) Zoom Meeting is inviting you to a scheduled Zoom meeting. Topic: Zoom Meeting's Zoom Meeting Time: Mar 30, 2026 11:45 AM Bangkok Join Zoom Meeting https://us06web.zoom.us/j/83688237503?pwd=6NcGDbg8SsulPUrb8EuDjuXH5la3LA.1 Meeting ID: 836 8823 7503 Passcode: 8nwHXj Join instructions https://us06web.zoom.us/join/83688237503/invitations?signature=ep03VDn2XU1DiyHivPUXB-AVfJVR8MPdekKbY3GM46A Materi: 1. Pengenalan matakuliah, silabus, RTM, RPS 2. Kontrak Perkuliahan 3. Pengenalan proses perkuliahan (presensi, nilai, IPK, dll) 4. Motivasi awal kuliah 5. Materi Pertemuan 1 : a. Pengenalan Arsitektur b. Pengertian Organisasi dan Arsitektur Komputer. c. Evolusi Komputer d. Perancangan & Kinerja e. Evolusi Pentium	Memenuhi
2	EN1-K6	2026-04-06 11:40-14:10 Masuk: 11:41:47 - 13:59:56	1. Bus-bus sistem 2. komponen - komponen komputer 3. Fungsi Komputer 4. Struktur Interkoneksi 5. Interkoneksi Bus 6. PCI & FutureBus+ Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 6 April 2026 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 15 mhs Jumlah Hadir : 15 mhs Pembahasan Materi Pertemuan ke 2 1. Bus-bus sistem 2. komponen - komponen komputer 3. Fungsi Komputer 4. Struktur Interkoneksi 5. Interkoneksi Bus 6. PCI & FutureBus+	Memenuhi

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
3	EN1-K6	2026-04-13 11:40-14:10 Masuk: 11:42:36 - 14:01:28	1. Internal Memori 2. Memori utama semi Konduktor 3. Cache Memori 4. Organisasi DRAM 5. External Memori 6. Disk Magnetik 7. Flopy Disk 8. Disk-disk IDE & SCSI 9. RAID 10. CD-ROM 11. CD-Rewritable 12. DVD-ROM Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 13 April 2025 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs Internal Memori 1. Memori utama semi Konduktor 2. Cache Memori 3. Organisasi DRAM Internal memori adalah memori yang berada langsung di dalam CPU (prosesor) dan memiliki kecepatan akses paling tinggi. Ciri-ciri: Kapasitas sangat kecil (byte hingga KB) Kecepatan sangat tinggi (nanodetik) Digunakan untuk proses langsung oleh CPU Jenis-jenis: Register: menyimpan data sementara yang sedang diproses Cache level kecil (L1): terkadang dianggap bagian internal CPU Fungsi: Menyimpan instruksi dan data sementara Mendukung operasi aritmatika/logika di CPU Memori utama semikonduktor adalah memori berbasis IC (Integrated Circuit) yang digunakan sebagai memori utama komputer. Ciri-ciri: Berbasis teknologi semikonduktor (transistor) Bersifat volatile (data hilang saat listrik mati) Kapasitas besar (GB) Jenis: RAM (Random Access Memory) DRAM SRAM ROM (Read Only Memory) Fungsi: Menyimpan program dan data yang sedang dijalankan Menjadi penghubung antara CPU dan penyimpanan sekunder Cache memory adalah memori berkecepatan tinggi yang berada di antara CPU dan RAM. Tujuan: Mengurangi waktu akses data dari RAM Meningkatkan kinerja sistem Karakteristik: Lebih cepat dari RAM Kapasitas lebih kecil dari RAM Menggunakan teknologi SRAM Level Cache: L1: paling cepat, di dalam CPU L2: lebih besar, sedikit lebih lambat L3: paling besar, shared antar core Konsep penting: Cache hit: data ditemukan di cache Cache miss: data harus diambil dari RAM	Memenuhi
4	EN1-K6	2026-04-20 11:40-14:10 Masuk: 11:41:09 - 13:58:02	1. Internal Memori 2. Memori utama semi Konduktor 3. Cache Memori 4. Organisasi DRAM 5. External Memori 6. Disk Magnetik 7. Flopy Disk 8. Disk-disk IDE & SCSI 9. RAID 10. CD-ROM 11. CD-Rewritable 12. DVD-ROM Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 30 April 2025 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs External Memori 1. Disk Magnetik 2. Flopy Disk 3. Disk-disk IDE & SCSI 4. RAID 5. CD-ROM 6. CD-Rewritable 7. DVD-ROM	Memenuhi

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
5	EN1-K6	2026-04-27 11:40-14:10 Masuk: 11:43:58 - 14:04:32	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	Dengan Materi 1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal	Memenuhi
6	EN1-K6	2026-05-04 11:40-14:10 Masuk: 11:41:58 - 13:56:29	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 04 Mei 2026 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal	Memenuhi
7	EN1-K6	2026-05-11 11:40-14:10 Masuk: 11:41:06 - 14:01:08	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface	Pertemuan 7_Review Materi NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 11 Mei 2026 Hari/Jam : Senin/11.40 – 14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs	Memenuhi

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
			eksternal Arsitektur Komputer		
8	EN1-K6	2026-05-18 11:40-14:10 Masuk: 11:40:16 - 12:41:08	Pelaksanaan UTS	Pertemuan 8_Pelaksanaan UTS Materi NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 18 Mei 2026 Hari/Jam : Senin/11.40 – 14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs	Memenuhi
9	EN1-K6	2026-05-25 11:40-14:10 Masuk: 11:41:07 - 13:59:11	1. Central Processing Unit 2. Arithmatika Logic Unit (ALU) 3. Representasi Integer 4. Representasi Floating Point Aritatika Floating Point Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Pertemuan 9 Tanggal Perkuliahan : 25 Mei 2026 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs Dengan Materi 1. Central Processing Unit 2. Arithmatika Logic Unit (ALU) 3. Representasi Integer 4. Representasi Floating Point 5. Aritatika Floating Point	Memenuhi
10	EN1-K6	2026-06-08 11:40-14:10 Masuk: 11:41:40 - 13:59:02	1. Set Instruksi 2. Pengalamatan 1. Format-format Instruksi Arsitektur Komputer	Bukti pengajaran pertemuan 10 Matakuliah Arsitektus Komputer 17.4A.21 Materi Pertemuan 10 NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 8 Juni 2026 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs Pembahasan : 1. Set Instruksi 2. Pengalamatan 3. Format-format Instruksi	Memenuhi
11	EN1-K6	2026-06-15 11:40-14:10 Masuk: 11:45:26 - 14:04:14	1. Struktur dan Fungsi CPU 2. Organisasi Processor 3. Organisasi Register 4. Siklus Instruksi 1. Register-register Processor Pentium Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer materi Pertemuan 11 Tanggal Perkuliahan : 15 Juni 2025 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa :16 mhs Jumlah Hadir : 15 mhs 1. Struktur dan Fungsi CPU 2. Organisasi Processor 3. Organisasi Register 4. Siklus Instruksi 5. Register-register Processor Pentium	Memenuhi

Temu	Ruang	Kehadiran	Bahan Kajian	BAP	MONEV
12	EN1-K6	2026-06-22 11:40-14:10 Masuk: 11:42:22 - 14:02:54	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik- Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Istruction set Arsitektur Komputer	NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Materi Pertemuan 12 Tanggal Perkuliahan : 22 Juni 2025 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs 1. Reduced Instruction Set Computer (RISC) 2. Karakteristik- Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Istruction set	Memenuhi
13	EN1-K6	2026-06-29 11:40-14:10 Masuk: 11:41:34 tidak absen keluar	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik- Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Istruction set Arsitektur Komputer	Bukti pengajaran pertemuan 14 Matakuliah Arsitektus Komputer 17.4A.21 Materi Pertemuan 13 NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 29 Juni 2025 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs Mikro operasi: 1. Fetch cycle 2. Indirect cycle 3. Interrupt cycle 4. Execute cycle 5. Instruction cycle	Memenuhi
14	EN1-K6	2026-07-06 11:40-14:10 Masuk: 11:45:46 - 13:58:35	Mikro operasi: 1. Fetch cycle 2. Indirect cycle 3. Interrupt cycle 4. Execute cycle 5. Instruction cycle Arsitektur Komputer	Bukti pengajaran pertemuan 15 Matakuliah Arsitektus Komputer 17.4A.21 Materi Pertemuan 14 NIP : 201504144 Dosen : Nuzul Imam Fadlilah Mata Kuliah : Arsitektur Komputer Tanggal Perkuliahan : 06 Juli 2025 Hari/Jam : Senin/11.40-14.10 Kelas : 17.4A.21 Kampus : Purwokerto Jumlah mahasiswa : 16 mhs Jumlah Hadir : 16 mhs Pembahasan: Istruction set Mikro operasi: 1. Fetch cycle 2. Indirect cycle 3. Interrupt cycle 4. Execute cycle 5. Instruction cycle	Memenuhi
15	EN1-K6 *KP/tambahan	2026-07-11 11:40-14:10 Masuk: 11:45:46 - 13:58:35	REVIEW Materi	Review Pembahasan: 1. Central Processing Unit 2. Arithmatika Logic Unit (ALU) 3. Representasi Integer 4. Representasi Floating Point 5. Aritatika Floating Point 1. Set Instruksi 2. Pengalamatan 3. Format-format Instruksi CPU 1. Struktur dan Fungsi CPU 2. Organisasi Processor 3. Organisasi Register 4. Siklus Instruksi 5. Register-register Processor Pentium RISC 1. Reduced Instruction Set Computer (RISC) 2. Karakteristik- Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4.	Memenuhi

#	Nim	Nama	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	Total
Total Kehadiran Harian			16	16	16	16	16	16	16	16	16	16	16	16	16	16	16	16	-

*Data Presensi diambil berdasarkan laman Elearning

Penilaian

#	Nim	Nama	Presensi	Tugas	UTS	UAS	Grade Akhir
1	17240254	JILL ESTIANTI INDAH PUTRIA	100	96	80	86	A
2	17240260	MUHAMMAD ZHAFAR WILLIAN	100	94	76	84	A
3	17240262	M YUSUF AULIA ARDIANSAH	100	94	86	82	A
4	17240265	MUHAMMAD RIAN SETYO NUGROHO	100	96	82	88	A
5	17240308	IQBAL DWI SEPTIANSYAH	100	96	90	100	A
6	17240347	FAIZAL DWI CAHYADI	100	92	80	82	A
7	17240373	GHEA NANDA RIBY SAPUTRA	100	94	80	78	A
8	17240378	FAIZAL ASHAR	100	92	88	88	A

#	Nim	Nama	Presensi	Tugas	UTS	UAS	Grade Akhir
9	17240405	DANUR HILMAN RAMADAN	100	92	78	82	A
10	17240424	PANGESTU TEGAR PRATAMA	100	94	92	90	A
11	17240444	ANNELIDA FATIMAH ZAHRA PUTRI	100	96	80	74	A
12	17240448	ADEN PRASETYA RAMADHAN	100	92	86	90	A
13	17240455	KHOERINNISA PERDANI	100	96	78	72	A
14	17240483	PANGESTU INJUN SAPUTRA	100	92	88	88	A
15	17240739	AGUNG DWI CAHYO	100	92	84	84	A
16	17240740	REHAN SAPUTRA	100	96	78	78	A

*Data Penilaian diambil berdasarkan laman student