

ARSITEKTUR KOMPUTER - 869

SKS: 3 | Kelas: 17.2A.01

Dosen: 200403045 - ADC

Berita Acara Pengajaran

Temu	Ruang	Kehadiran	Bahan Kajian	BAP
1	EN1-D2	2026-04-01 07:30-10:00 Masuk: 07:34:02 -09:57:34	1. Pengenalan Arsitektur 2. Pengertian Organisasi dan Arsitektur Komputer. 3. Evolusi Komputer 4. Perancangan & Kinerja 1. Evolusi Pentium Arsitektur Komputer	Pengertian dari Arsitektur Komputer dan sejarah perkembangan komputer.
2	EN1-D2	2026-04-08 07:30-10:00 Masuk: 07:31:12 -10:01:33	1. Bus-bus sistem 2. komponen - komponen komputer 3. Fungsi Komputer 4. Struktur Interkoneksi 5. Interkoneksi Bus 6. PCI & FutureBus Arsitektur Komputer	Menunjukkan & menerangkan tentang bus-bus sistem
3	EN1-D2	2026-04-15 07:30-10:00 Masuk: 07:40:54 -09:52:36	1. Internal Memori 2. Memori utama semi Konduktor 3. Cache Memori 4. Organisasi DRAM 5. External Memori 6. Disk Magnetik 7. Floppy Disk 8. Disk-disk IDE & SCSI 9. RAID 10. CD-ROM 11. CD-Rewritable 12. DVD-ROM Arsitektur Komputer	Mengidentifikasi tentang macam-macam internal memori
4	EN1-D2	2026-04-22 07:30-10:00 Masuk: 07:32:57 -09:55:16	1. Internal Memori 2. Memori utama semi Konduktor 3. Cache Memori 4. Organisasi DRAM 5. External Memori 6. Disk Magnetik 7. Floppy Disk 8. Disk-disk IDE & SCSI 9. RAID 10. CD-ROM 11. CD-Rewritable 12. DVD-ROM Arsitektur Komputer	Mengidentifikasi tentang macam-macam internal memori
5	EN1-D2	2026-04-29 07:30-10:00 Masuk: 07:34:52 -09:45:38	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	Fungsi dari peralatan Input/output serta saluran-saluran yang mendukungnya

Temu	Ruang	Kehadiran	Bahan Kajian	BAP
6	EN1-D2	2026-05-06 07:30-10:00 Masuk: 07:31:46 -10:00:43	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	Fungsi dari peralatan Input/output serta saluran-saluran yang mendukungnya
7	EN1-D2	2026-05-13 07:30-10:00 Masuk: 07:33:32 -09:53:37	1. Input/output 2. Peralatan External 3. Modul-modul I/O 4. Struktur modul I/O 5. I/O Terprogram 6. Input/Output 7. Interrupt driven I/O 8. DMA 9. Saluran I/O 10. Saluran Processor 11. Interface eksternal Arsitektur Komputer	Fungsi dari peralatan Input/output serta saluran-saluran yang mendukungnya
8	EN1-D2	2026-05-20 07:30-10:00 Masuk: 07:31:42 -09:50:30	Ujian Tengah Semester	Ujian Tengah Semester
9	EN1-D2	2026-06-03 07:30-10:00 Masuk: 07:32:25 -09:45:25	1. Central Processing Unit 2. Arithmatika Logic Unit (ALU) 3. Representasi Integer 4. Representasi Floating Point Aritatika Floating Point Arsitektur Komputer	Central Processing Unit sebagai otak dari komputer
10	EN1-D2	2026-06-06 07:30-10:00 Masuk: 07:39:59 -09:51:37	1. Set Instruksi 2. Pengalamatan 1. Format-format Instruksi Arsitektur Komputer	Set instruksi: mode dan format pengalamatan pada memori
11	EN1-D2	2026-06-10 07:30-10:00 Masuk: 07:33:22 -10:10:55	1. Struktur dan Fungsi CPU 2. Organisasi Processor 3. Organisasi Register 4. Siklus Instruksi 1. Register-register Processor Pentium Arsitektur Komputer	Struktur & fungsi dari CPU
12	EN1-D2	2026-06-17 07:30-10:00 Masuk: 07:41:17 -09:58:42	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik- Karakteristik Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Istruction set Arsitektur Komputer	RISC dan CISC
13	EN1-D2	2026-06-24 07:30-10:00	1. Reduced Instruction Set Computer (RISC) 2. Karakteristik- Karakteristik	RISC dan CISC

Temu	Ruang	Kehadiran	Bahan Kajian	BAP
		Masuk: 07:33:12 -09:57:20	Eksekusi Instruksi 3. Penggunaan File Register Besar 4. Karakteristik RISC 5. RISC vs CISC 6. RISC Pipelining 7. Instruction set Arsitektur Komputer	
14	EN1-D2	2026-07-01 07:30-10:00 Masuk: 07:36:17 -09:47:47	Mikro operasi: 1. Fetch cycle 2. Indirect cycle 3. Interrupt cycle 4. Execute cycle 5. Instruction cycle Arsitektur Komputer	Konsep Control Unit Operation
15	EN1-D2	2026-07-08 07:30-10:00 Masuk: 07:39:19 -09:47:48	Mikro operasi: 1. Fetch cycle 2. Indirect cycle 3. Interrupt cycle 4. Execute cycle 5. Instruction cycle Arsitektur Komputer	Konsep Control Unit Operation
16	EN1-D2	2026-07-15 07:30-10:00 Masuk: 07:31:17 -09:58:42	Ujian Akhir Semester	Ujian Akhir Semester