Dosen : Trisna Fajar Prasetyo

Matakuliah : RANGKAIAN DIGITAL (888)

SKS : 2

Kelas : 72.2A.01 - 72201

Jumlah Mahasiswa : 31

Berita Acara Matakuliah RANGKAIAN DIGITAL Kelas 72.2A.01 - 72201

| **Pertemuan** | **Ruangan** | **Tanggal** | **Bahan Kajian** | **Berita Acara Pengajaran** | **Kehadiran** |
| --- | --- | --- | --- | --- | --- |
| **01** | 305-d2 | 16 Maret 2023 | Sistem Digital | menjelaskan bahwa semua barang elektorinik itu digital yang hanya mengenal hidup atau on dan mati atau off dan dalam bilangan disebut dengan bilangan dasar biner yang terdiri atas dua angka yaitu 1 dan 0 menjelaskan sistem analog yang merupakan data masukan berupa kuantitatif dan mempunyai gelombang sinusiodal sedangkan sistem digital yang mempunyai data masukan berupa kualitatif dan membentuk gelombang disebut diskrit menjelaskan sistem analog dan digital dilhat dari perbedaaan kedua sistem tersebut bahwa sistem analog memproses sinyal bervariasi dengan waktu yang memiliki nilai kontinyu sedangkan sistem digital dalam memproses sinyal bervariasi dengan waktu yang memiliki nilai nilai diskrit adanya sistem digital merupakan kemajuan dari teknologi logika yang disebut sebagai komponen-komponen logika yang rankaiannya saling terintegrasi yang disebut sebagai ic integrated circuit beberapa contoh teknologi logika seperti ic dan chip | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 16:00:03 Keluar: 17:21:29 |
| **02** | 305-d2 | 30 Maret 2023 | Sistem Bilangan | menjelaskan bilangan dasar memiliki 4 macam yaitu bilangan desimal bilangan oktaf bilangan biner dan bilangan hexadesimal bilangan desimal terdiri atas angka 0 sampai dengan angka 9 sedangkan bilangan biner hanya terdiri atas 2 angka yaitu angka 0 dan angka 1 dan bilangan oktaf terdiri atas angka sebanyak 8 angka yaitu angka 0 sampai dengan angka 7 dan terakhir bilangan headesimal sebanyak 16 angka terdiri atas angka 0 sampai dengan 9 dilanjutkan dengan huruf kapital a sampai dengan huruf kapital f selanjutnya menjelaskan cara melakukan konversi bilangan biner ke bilangan desimal dengan cara mengurutkan perpnagkatan 2 dari perpangkatan 0 sampai dengan jumlah bilangan biner tersebut jika perpangkatan 2 tersebut memiliki bineri 1 maka akan dijumlahkan dengan perpangkatan 2 lainnya yang memiliki angka 1 juga sedangkan untuk memberikan pemahaman bagaimana menkonversi bilangan desimal ke bilangan biner yaitu dengan membagi 2 bilangan desimal yang sudah ditentukan pembagian ini tidak boleh menghasilkan angka pecahan harus menghasilkan bilangan bulat hasil pembagian akan terus dibagi 2 sampai dengan hasil pembagian menghasilkan angka 1 atau atau 0 dan untuk menetukan nilai bineri nya dengan mengurutkan angka bineri dari bawah ke atas selanjutnya menjelaskan cara mengkonversi bilangan biner ke bilangan oktaf dengan cara dihitung terlebih dahulu angka biner yang sudah ditentukan jika angka biner lebih dari 3 angka maka dijadikan satu kelompok dan angka biner lainnya menjadi kelompok angka oktaf nantinya selanjutnya cara penentuan angka oktafnya mengikuti cara mengkonversi bilangan biner ke bilangan desimal dengan melakukan pengurutan perpangkatan 2 yang dimulai dari 0 sampai dengan pangkat 2 dalam 1 kelompok bilangan oktaf sedangkan kelompo angka oktaf lainnya juga sama dengan perpangkatan 2 dengan pangkat 0 sampai dengan pangkat 2 selanjutnya dalam menentukan nilai angka oktaf adalah dengan menjumlahkan angka perpangkatan 2 yang memiliki nilai biner 1 akan ditambahkan dengan perpangkatan 2 lainnya yang bernilai biner 1 dalam satu kelompok angka oktaf menjelaskan komplemen bahwasanya komplemen adalah menentukan sebuah bilangan positif dengan bilangan negatif dan cara melakukan konversi nilai biner negatif ke bilangan biner positif dan sebaliknya | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 16:02:12 Keluar: 17:16:13 |
| **03** | 405-d2 (kp) | 4 April 2023 | Gerbang Logika | menjelaskan bahwa sebuah komputer sebenranya hanya dapat melakukan arithmetic dan logic untuk arithemetic adalah merupakan proses penghitungan atau proses matematika sedangkan proses logic adalah proses yang berdasarkan gerbang logika menjelaskan logika gerbang inverter yang terdiri masukan hanya 1 buah sedangkan hasilnya adalah nilai lawannya dari nilai masukan berikutnya adalah menjelaskan gerbang or dengan memberikan simbol gerbang or dan memperjelas tabel kebenaran pada gerbang logika or tersebut berikutnya menjelaskan gerbang logika and yang juga memberikan penjelasan tentang simbol yang dimilikinya dan tabel kebenarannya menjelaskan juga tenatng aljabar boolean sebagai persamaan logika pada gerbang logika jika sebuah persamaan yang dihadapkan maka bagaimana cara menyederhanakan atau memberikan persamaan dari rangkaian logika yang dimaksud | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:59:02 Keluar: 17:20:11 |
| **04** | 305-d2 | 6 April 2023 | Metode Peta Karnaugh | menjelaskan bahwa kondisi kotak pada k-map k-map dengan 1 variabel input dan cara pembuatan k-mapnya k-map dengan 2 variabel input dan cara pembuatan k-mapnya k-map dengan 3 variabel input dengan cara pembuatan k-mapnya dan k-map dengan 4 variabel inputny dan cara pembuatan k-mapnya menjelaskan cara menyederhanakan k-map dengan berpasangan menjelaskan juga cara menyederhanakan k-map berpasangan dua dan berpasangan empat berpasangan delapan berpasangan 16 menjelaskan juga cara menyederhanamkn yang boleh dilakukan dan yang tidak boleh dilkaukan | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 16:00:15 Keluar: 17:18:36 |
| **05** | 305-d2 | 13 April 2023 | Pengkodean | menjelaskan tentang pengkodean yang terdiri dari atas asci bcd excess 3 dan gray selanjutnya menjelaskan lebih detail tentang sandi bcd yaitu binary coded decimal 8421 merupakan suatu pengelompokkan bilangan biner yang tiap kelompoknya terdiri dari 4 bit dan mahasiswa diberikan kaus dalam cara penghitungan atau konversi sandi bcd ini menjelaskan sandi bcd 2421 selain menjelaskan sandi bcd 8421 dijelaskan juga tentang sandi bcd 2421 yang menunjukkan urutan bobot bilangan dari digit bilangan biner dan mahasiswa diberikan juga kasus dalam melakukan konversi sandi bcd 2421 ini selanjutnya menjelaskan sandi ascii yang merupakan sandi 7 bit yang digunakan untuk memanipulasi angka juga digunakan untuk membentuk huruf-huruf dan tanda baca lainnya dan mahasiswa juga diberikan kasus untuk melakukan konversi | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 16:04:17 Keluar: 17:26:00 |
| **06** | 305-d2 | 4 Mei 2023 | Aritmatika Biner | - penambahan biner half adder dan full adder - pengurangan biner half si ubtractor dan full subtractor | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:57:11 Keluar: 17:30:23 |
| **07** | 305-d2 | 11 Mei 2023 | Review Pra-UTS dan Quiz | menjelaskan kembali tentang pert 1 mengenai perbedaan analog dan digital dan dilanjutkan dengan penjelasan mengenai sistem bilangan yang digunakan dalam komputerisasi bahwa sistem bilangan terdiri atas bil desimal bil biner bil hexa bil okta merangkan lebih detail lagi bahwa bil desimal terdiri atas angka 0 sampai dengan angka 9 sedangkan bil biner hanya terdiri atas angka 0 dan angka 1 dan disambungkan lagi menjelaskan tentang bil okta yang terdiri atas angka 0 sampai dengan angka 7 dan terakhir menjelaskan lebih detail lagi bil hex yang terdiri atas angka 0 sampai dengan angka 15 yang ditulis dengan huruf kapital f selanjutnya menjelaskan gerbang lagika yang ada didalam komputerisasi yang terdiri atas gerbang logika or gerbang logika and gerbang logika not gerbang logika nor nand xnor xor menjelaskan kembali table kebenaran yang dimiliki pada setiap gerbang logika tersbut dan dilanjutkan dengan simbol yang dimiliki oleh gerbang logika selanjutnya menjelaskan tentang penyederhanaan persamaan rangkaian logika denga menggunakan peta karnaugh dan diteruskan dengan menjelaskan tentang pengkodean selanjutnya menjelaskan kembali tentang aitmatika biner | Telat (lewat 15Menit) Jadwal: 15:50-17:30 Masuk: 16:06:19 Keluar: 17:15:13 |
| **08** | 305-d2 | 22 Mei 2023 | (UTS) | Dilaksanakan UTS untuk matakuliah Rangkaian Digital pada kelas ini | Tepat Waktu Jadwal: 15:50-16:50 Masuk: 15:50:03 Keluar: 16:50:29 |
| **09** | 305-d2 | 25 Mei 2023 | Rangkaian Kombinasi | menjelaskan rangkaian kombinasional yang terdiri dari multiplexer demultiplexer decoder encoder selanjutnya menjelaskan lebih detail tentang rangkaian multiplexer rangkaian ini berfungsi dari beberapa rangkaian masukan untuk memilih salah satu saluran masukan tersebut untuk dihubungkan ke sebuah saluran keluaran rangkaian ini disebut juga data selektor selanjutnya menjelaskan tentang rangkaian demultiplexer yang berfungsi rangkaian ini berfungsi rangkaian yang terdiri satu buah masukan untuk menghubungkan ke beberapa keluaran atau yang disebut dengan decoder dilanjutkan dengan menjelaskan rangkaian encoder yang berfungsi untuk mengubah 2n pada saluran masukan menjadi n buah pada saluran keluarannya rangkaian ini juga dapat digunakan untuk mengubah bilangan desimal ke biner | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:51:08 Keluar: 17:15:18 |
| **10** | 305-d2 | 8 Juni 2023 | Rangkaian Sekuensial | menjelaskan fungsi dari rangkaian sekuensial yaitu sebagai penyimpan pewaktu perhitungan dan pengurutan dilanjutkan menjelaskan rangkaian sekuensial yang disebut sebagai rangkaian flip-flop rangkaian ini dasarnya terdiri dari 2 buah gerbang logika yaotu gerbang and dan gerbang nand hukum dari rangkaian fli flo adalah jika masukan atau input mengalami perubahan maka akan diikuti dengan output atau keluaran pada jenis rangkaian flip flop dikelompokkan beberapa jenis yaitu rs flip-flop clock rs flip-flop d flip-flop t flip-flop dan jk flip-flop menjelaskan rangkaian rs flip flop adalah rangkaian yang terdiri atas r adalah reset dan s adalah set sedangkan keluarannya menghasilkan 4 keluaran yaitu reset set pacu dan tidak berubah selanjutnya menjelaskan rangkaian clock rs flip flop merupakan rangkaian yang memperbaiki kinerja dari rangkaian rs flip flop contohnya didalam sebuah rangkaian digital terdiri dari beberapa rangkaian rs flip flop yang akan bekerja bersamaan untuk membuat penjadwalan kerja rangkaian tersebut memerlukan sebuah rangkaian clock rs flip flop | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:56:08 Keluar: 17:18:02 |
| **11** | 406-d2 (kp) | 13 Juni 2023 | Register | menjelaskan tenatng register yang merupakan kelompok elemen memori yang bekerja bersama sebagai satu kesatuan selanjutnya mnjelaskan tentang jenis-jenis register yang ada yang berfungsi sebagai register peyimpanan antara lain adalah regoster buffer register geser dan register geser terkendali selanjutnya menjelaskan lebih detail tentang register buffer yang merupakan jenis register yang paling sederhana dan befungsi untuk menyimpan kata digital sedangkan register h geser atau yang disebt sebagai shift register merupakn register yang disusun dengan merangkaikan flip flop satu sama lain dan dilanjutkan dengan menjelaskan register geser terkendali yaitu register yang enggunakan pengendali shl | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:51:40 Keluar: 17:20:03 |
| **12** | 305-d2 | 15 Juni 2023 | Pencacah | menjelaskan tenatng pencacah merupakan suatu rangkaian logika sekunsial rangkaian sirkuit digital yang kadang-kadang berbentuk chip yang berfungsi untuk mencacah jumlah pulsa pada bagian input dan keluaran berupa digit biner dengan salurang tersendiri untuk setiap pangkat dua 20 21 22 dan seterusnya yang umumnya dihasilkan dari oskilator selanjutnya menjelaskan lebih detail tentang register buffer yang merupakan jenis register yang paling sederhana dan befungsi untuk menyimpan kata digital sedangkan register h geser atau yang disebt sebagai shift register merupakn register yang disusun dengan merangkaikan flip flop satu sama lain dan dilanjutkan dengan menjelaskan register geser terkendali yaitu register yang enggunakan pengendali shl | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:55:21 Keluar: 17:19:18 |
| **13** | 305-d2 | 22 Juni 2023 | Konverter | menjelaskan tenatng data di dalam mikroprosesor selalu berbentuk digital untuk mendapatkan data digital dari masukan yang berbentuk analog dibutuhkan konverter analog ke digital sebaliknya setelah cpu selesai memproses data diperlukan suatu konversi dari jawaban digital ke dalam tegangan atau arus analog konversi ini membutuhkan sebuah konverter digital ke analog perbatasan antara dunia digital dan analog disebut perantara analog selanjutnya menjelaskan konverter analog-to-digital disingkat adc a d atau a to d adalah electronic integrated circuit ic elektronik yang merubah continuous signals sinyal analog menjadi sinyal digital discrete digital kemudian menjelaskan tipikal adc adalah peralatan elektronik electronic device yang merubah input analog berupa tegangan voltage atau arus current menjadi bilangan digital digital number selanjutnya menjelaskan sistem digital sebagai output menggunakan kode biner yang berbeda seperti binary gray code atau komplement-dua binary beberapa peralatan non- elektronik atau bagian alat elektronik seperti rotary encoders dapat dimasukkan sebagai jenis adc | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:59:54 Keluar: 17:31:05 |
| **14** | 305-d2 | 6 Juli 2023 | Memory dan Prosessor | menjelaskan tentang memori yang berfungsi menyimpan sistim aplikasi sistem pengendalian dan data yang sedang beroperasi atau diolah semakin besar kapasitas memori akan meningkatkan kemapuan komputer tersebut memori diukur dengan kb atau mb ada 2 kelompok utama memori yaitu rom dan ram dengan komponen semikonduktor sebagai bahan pembentuknya atau memori semikonduktor memori ini terdiri dari sejumlah sel memori dimana bit-bit data dapat disimpan ditulis sel - sel memori ini dikelompokkan untuk membentuk suatu lokasi memori lokasi memori 1 bit 2 bit 4 bit atau 8 bit selanjutnya menjelaskan rom dibuat dengan menggunakan teknologi bipolar atau mos pada kedua teknologi tersebut penyimpan dasarnya adalah saklar arah tunggal unidirectional switch dalam bentuk dioda atau transistormacam macam rom prom programmable read only memory eprom electrically programmable read only memory eeprom electrically erasable and programmable read only memory berikutnya menjelaskan tentang ram yang dapat dikelompokkan ke dalam dua kategori utama bergantung pada teknik penyimpanan yang digunakan yaitu 1 dynamic ram dram menyimpan informasi dalam bentuk muatan di dalam kapasitor 2 static ram sram menggunakan flip flop sebagai sel dasarnya sehingga tidak memerlukan refreshing ram statis akan menyimpan data selama catu daya diberikan kepadanya | Tepat Waktu Jadwal: 15:50-17:30 Masuk: 15:51:26 Keluar: 17:16:08 |
| **15** | - | - |  | - | - |
| **16** | 305-d2 | 13 Juli 2023 | (UAS) | Dilaksanakan UAS untuk matakuliah Rangkaian Digital pada kelas ini | Tepat Waktu Jadwal: 15:50-16:50 Masuk: 15:50:13 Keluar: 16:50:19 |

Presensi Mahasiswa Kelas 72.2A.01 - 72201

| **Nim** | **Nama** | **1** | **2** | **3** | **4** | **5** | **6** | **7** | **8** | **9** | **10** | **11** | **12** | **13** | **14** | **15** | **16** | **Jumlah** |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| [**72220001**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220001-01-BSI.js) | arya fernanda | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220007**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220007-01-BSI.js) | muhamad afrizal abdullah | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 13 |
| [**72220011**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220011-01-BSI.js) | rifki ardiansyah | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220015**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220015-01-BSI.js) | muhammad khoirulnas | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 14 |
| [**72220019**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220019-01-BSI.js) | rafi arya nugraha | 0 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 13 |
| [**72220021**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220021-01-BSI.js) | fajar ibnu tsalits | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 0 | 13 |
| [**72220022**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220022-01-BSI.js) | rafi febrian widyadhana | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220025**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220025-01-BSI.js) | bagas teguh susilo | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220026**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220026-01-BSI.js) | helmi baaqy roid annada | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220028**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220028-01-BSI.js) | mochamad fadli saputra | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220029**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220029-01-BSI.js) | muhammad zulfaruq baihaqy | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220031**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220031-01-BSI.js) | arifian nuriansyah | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220032**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220032-01-BSI.js) | rama nur hidayah | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220036**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220036-01-BSI.js) | john norris nababan | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220039**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220039-01-BSI.js) | ilham pamungkas banyu giri | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220040**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220040-01-BSI.js) | farhan aziz | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 14 |
| [**72220041**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220041-01-BSI.js) | jonatan bagus hutagaol | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 0 | 1 | 0 | 1 | 12 |
| [**72220043**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220043-01-BSI.js) | leonardo gabriel pratama sinaga | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 12 |
| [**72220044**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220044-01-BSI.js) | rico rafael imanuel purba | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 14 |
| [**72220048**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220048-01-BSI.js) | mardiyana hidayat | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 | 14 |
| [**72220049**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220049-01-BSI.js) | nuralif radithya ramadhan | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 0 | 1 | 11 |
| [**72220051**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220051-01-BSI.js) | m haigal aimar kurniawan | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220053**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220053-01-BSI.js) | muhammad adam | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 0 | 1 | 0 | 1 | 13 |
| [**72220057**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220057-01-BSI.js) | rizki arrohman | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220058**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220058-01-BSI.js) | muhammad nur fauzi | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220059**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220059-01-BSI.js) | harry akbar nur adha | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220063**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220063-01-BSI.js) | muhamad taufik achsan | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 1 | 0 | 1 | 0 | 0 | 1 | 0 | 0 | 3 |
| [**72220064**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220064-01-BSI.js) | muhammad andrianto | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220067**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220067-01-BSI.js) | rhieghove achmadien ilham | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 15 |
| [**72220076**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220076-01-BSI.js) | muhammad thoriq romadhoni | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 14 |
| [**72220084**](https://says.bsi.ac.id/m_induk_mhs_nilai-72220084-01-BSI.js) | ahmad rianto | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 1 | 0 | 1 | 14 |

Penilaian Mahasiswa Kelas 72.2A.01 - 72201

| **No.** | **NIM** | **Nama** | **Nilai UTS** | **Nilai UAS** | **Nilai Absen** | **Nilai Tugas** | **Total** | **Grade** |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 1 | 72220001 | ARYA FERNANDA | 48 | 54 | 100 | 95 | 72 | B |
| 2 | 72220007 | MUHAMAD AFRIZAL ABDULLAH | 30 | 64 | 85 | 85 | 65 | C |
| 3 | 72220011 | RIFKI ARDIANSYAH | 60 | 58 | 100 | 95 | 76 | B |
| 4 | 72220015 | MUHAMMAD KHOIRULNAS | 60 | 66 | 92 | 90 | 76 | B |
| 5 | 72220019 | RAFI ARYA NUGRAHA | 44 | 34 | 85 | 85 | 59 | C |
| 6 | 72220021 | FAJAR IBNU TSALITS | 66 | 0 | 92 | 90 | 57 | C |
| 7 | 72220022 | RAFI FEBRIAN WIDYADHANA | 70 | 58 | 100 | 95 | 79 | B |
| 8 | 72220025 | BAGAS TEGUH SUSILO | 80 | 76 | 100 | 95 | 87 | A |
| 9 | 72220026 | HELMI BAAQY ROID ANNADA | 56 | 60 | 100 | 95 | 76 | B |
| 10 | 72220028 | MOCHAMAD FADLI SAPUTRA | 76 | 66 | 100 | 95 | 83 | A |
| 11 | 72220029 | MUHAMMAD ZULFARUQ BAIHAQY | 70 | 46 | 100 | 95 | 75 | B |
| 12 | 72220031 | ARIFIAN NURIANSYAH | 82 | 84 | 100 | 95 | 89 | A |
| 13 | 72220032 | RAMA NUR HIDAYAH | 78 | 50 | 100 | 95 | 78 | B |
| 14 | 72220036 | JOHN NORRIS NABABAN | 64 | 60 | 100 | 95 | 78 | B |
| 15 | 72220039 | ILHAM PAMUNGKAS BANYU GIRI | 76 | 72 | 100 | 95 | 84 | A |
| 16 | 72220040 | FARHAN AZIZ | 56 | 74 | 92 | 90 | 77 | B |
| 17 | 72220041 | JONATAN BAGUS HUTAGAOL | 48 | 62 | 77 | 80 | 66 | C |
| 18 | 72220043 | LEONARDO GABRIEL PRATAMA SINAGA | 0 | 62 | 85 | 85 | 57 | C |
| 19 | 72220044 | RICO RAFAEL IMANUEL PURBA | 0 | 66 | 100 | 95 | 64 | C |
| 20 | 72220048 | MARDIYANA HIDAYAT | 58 | 58 | 92 | 90 | 73 | B |
| 21 | 72220049 | NURALIF RADITHYA RAMADHAN | 54 | 52 | 69 | 75 | 62 | C |
| 22 | 72220051 | M.HAIGAL AIMAR KURNIAWAN | 80 | 70 | 100 | 95 | 85 | A |
| 23 | 72220053 | MUHAMMAD ADAM | 76 | 64 | 85 | 85 | 76 | B |
| 24 | 72220057 | RIZKI ARROHMAN | 96 | 62 | 100 | 95 | 86 | A |
| 25 | 72220058 | MUHAMMAD NUR FAUZI | 58 | 74 | 100 | 95 | 80 | A |
| 26 | 72220059 | HARRY AKBAR NUR ADHA | 52 | 64 | 100 | 95 | 76 | B |
| 27 | 72220063 | MUHAMAD TAUFIK ACHSAN | 0 | 0 | 23 | 0 | 5 | E |
| 28 | 72220064 | MUHAMMAD ANDRIANTO | 72 | 72 | 100 | 95 | 83 | A |
| 29 | 72220067 | RHIEGHOVE ACHMADIEN ILHAM | 60 | 72 | 100 | 95 | 80 | A |
| 30 | 72220076 | MUHAMMAD THORIQ ROMADHONI | 0 | 62 | 100 | 95 | 62 | C |
| 31 | 72220084 | AHMAD RIANTO | 56 | 58 | 92 | 90 | 72 | B |